



CHƯƠNG TRÌNH THỰC TẬP NĂM 2025

Dolphin Technology Vietnam Center là một trong những công ty đầu tiên và thuộc hàng đầu tại Việt Nam trong lĩnh vực thiết kế Vi mạch. Chúng tôi chuyên thiết kế IP bán dẫn, bộ nhớ SRAM tốc độ cao, trình biên dịch và kiểm tra bộ nhớ, cổng logic Input/Output, các bộ điều khiển giao tiếp ngoại vi (DDRx SDRAM, USB, PCIe, ...). Hiện nay, chúng tôi có 2 văn phòng tại Hà Nội và Hải Phòng.

Website: <http://dolphin-vc.com>

Fanpage: <https://www.facebook.com/dolphin.jobs>

- *Với đội ngũ nhân sự dày dặn kiến thức, kinh nghiệm làm việc trong lĩnh vực Vi mạch, chúng tôi tin rằng, nếu gia nhập Dolphin bạn sẽ khởi đầu hành trình mới thú vị và có rất nhiều cơ hội để học hỏi, tích lũy kinh nghiệm và gặt hái thành công.*
- *Tại Dolphin, chúng tôi luôn luôn mang đến môi trường làm việc trẻ trung, năng động, đề cao sự sáng tạo, tôn trọng từng cá nhân.*
- *Dolphin luôn cố gắng, nỗ lực để mang đến cho bạn những chế độ đãi ngộ tốt, hấp dẫn.*

Trong năm 2025 chúng tôi mở ra cơ hội phát triển nghề nghiệp cho các bạn sinh viên với chương trình “Internship Program” vào vị trí như sau:

THỰC TẬP SINH THIẾT KẾ LAYOUT

- **Đối tượng:** Sinh viên các trường đại học năm thứ 4 trở lên các chuyên ngành Điện – Điện tử, Điện tử viễn thông, tự động hóa, khoa học máy tính, công nghệ thông tin, điểm CPA ≥ 2.8
- **Mục tiêu:** Giúp các sinh viên năm thứ 4 trở lên được biết, tiếp cận với lĩnh vực thiết kế chip, hiểu được quá trình thiết kế IC, tham gia vào các quy trình thiết kế Layout cho các cổng logic trong bộ thư viện cell của IC. Từ đó, sinh viên có thêm lựa chọn, định hướng về việc làm sau khi tốt nghiệp.
- **Quyền & lợi ích của sinh viên khi tham gia chương trình:**



- + Được tiếp cận và tìm hiểu về công nghệ thiết kế vi mạch mới nhất trong ngành công nghệ bán dẫn, IC, chip,... như 16nm, 7nm, 5nm, 3nm,...
- + Được tìm hiểu, đào tạo chuyên sâu và nâng cao kiến thức về flip-flops, các thư viện cell, các cổng logic cơ bản như AND, OR, XOR, NOT, XNOR,...
- + Được trực tiếp hướng dẫn, đào tạo bài bản bởi các kỹ sư giàu kinh nghiệm tại Dolphin, được tham gia làm việc thực tế tại các dự án công ty đang triển khai.
- + Được học tập, làm việc trong môi trường trẻ, năng động, hòa đồng, vui vẻ.
- + Được nâng cao kỹ năng làm việc nhóm, làm việc cá nhân, nâng cao kỹ năng giao tiếp, xử lý tình huống.
- + Được nhận trợ cấp thực tập trong thời gian thực tập
- **Yêu cầu đối với sinh viên:**
 - + Có đam mê làm việc trong lĩnh vực điện tử, thiết kế mạch, vi mạch và ngành công nghệ bán dẫn.
 - + Nắm chắc kiến thức về Điện tử số, có kiến thức cơ bản về logic gates, flops.
 - + Đọc hiểu tài liệu tiếng Anh, nói viết tốt là 1 lợi thế.
 - + Chăm chỉ, ham học hỏi, không ngại khó, năng động, sáng tạo.
 - + Sinh viên sử dụng Laptop cá nhân trong thời gian thực tập
- **Thời gian thực tập:** dự kiến 2 tháng (theo lịch thực tập của nhà trường)
- **Giờ giấc thực tập theo lịch làm việc của công ty:** từ thứ 2 đến thứ 6 hàng tuần
 - + Buổi sáng: từ 8h00 đến 12h00
 - + Buổi chiều: từ 13h30 đến 17h30
- **Số lượng tuyển dụng:** 5 người.
- **Cách thức tham gia:** Nộp hồ sơ ứng tuyển qua mail: jobs@dolphin-vc.com.
 - Hồ sơ ứng tuyển bao gồm:**
 - CV có ảnh (ưu tiên CV viết bằng Tiếng Anh), nêu rõ kinh nghiệm làm việc (nếu có), các dự án nghiên cứu, bài tập lớn, đồ án,...
 - Bảng điểm chi tiết các môn học tính đến thời điểm hiện tại. Có thể download từ trang web của nhà trường.



- **Địa điểm thực tập:** tại Văn phòng Công ty TNHH Dolphin Technology Việt Nam Center – CN Hải Phòng - Số nhà 200 lô 16D Lê Hồng Phong, phường Đằng Lâm, quận Hải An, Hải Phòng
- **Thông tin liên hệ:**
Phòng nhân sự - Công ty TNHH Dolphin Technology Việt Nam Center
+ Địa chỉ VP Hải Phòng: Số nhà 200 lô 16D Lê Hồng Phong, phường Đằng Lâm, quận Hải An, Hải Phòng
+ Địa chỉ VP Hà Nội: Tầng 2, Tòa nhà Lilama, 124 Minh Khai, Hai Bà Trưng, Hà Nội
Email: jobs@dolphin-vc.com
Điện thoại: 0243 624 9784 (Ms Huệ)
Skype: honghue2110@gmail.com
Website: <http://dolphin-vc.com>
Fanpage: <https://www.facebook.com/dolphin.jobs>

Hà Nội, ngày 06 tháng 01 năm 2025

Giám đốc công ty

LÊ HẢI ANH